



**Facoltà di Ingegneria Civile  
e Industriale**

**17 GIUGNO 2013**

**Seminario**

**Confronto tra Nord America  
ed Europa sulla sicurezza elettrica :  
il rischio da arc-flash**



**Aula 40  
Ore 16.00**

**Dipartimento di Ingegneria Elettrica  
via delle Sette Sale 12 B Roma**

Ulteriori informazioni sono disponibili sul sito:

<http://labduee.ing.uniroma1.it>

Non è prevista quota di iscrizione

E' gradita la registrazione all'indirizzo e-mail

labduee@uniroma1.it

Il seminario è mirato a dare un contributo al confronto tra Nord America ed Europa sulla regola d'arte e sulla normativa degli impianti elettrici nell'ambito della sicurezza elettrica, con particolare riguardo alla sicurezza sul lavoro.

Un pericolo elettrico specifico è l'arc flash che consiste nella energia rilasciata da un arco elettrico innescato per guasto su di una apparecchiatura o da una errata manovra. Vengono analizzati sinteticamente il fenomeno e le misure di protezione generali e individuali.

Naturale evoluzione del confronto è la prospettiva di migliorare le tecniche in uso realizzando sistemi più sicuri ed affidabili, ma anche di studiare l'interfacciabilità delle diverse tecnologie internazionali.

In un mondo globale, una ingegneria elettrica internazionale appare indispensabile a formare le competenze professionali per soddisfare più regole dell'arte nella progettazione ed installazione degli impianti elettrici e per coordinare ed interfacciare la loro possibile coesistenza.

#### **Introduzione:**

##### Introduzione

*Prof. Ing. Giuseppe Parise*, chair dell' Italy Section Chapter IAS IEEE, vice president ASTRI e AEIT-Roma, Fellow IEEE

*Dott. Ing. Alfonso Sturchio*, Presidente della Sezione di Roma AEIT.

#### **Relatore**

**Peter E. Sutherland** (S'77, M'79, SM'97, F' 07) received the A.S. degree in Electrical Engineering Technology and the B.S. degree in Electrical Engineering from the University of Maine, Orono, the M.Sc.E. degree in electrical engineering from the University of New Brunswick, Fredericton, N.B., Canada, and the Ph.D. degree in Electric Power Engineering at Rensselaer Polytechnic Institute, Troy, NY.

For over twenty years, Dr. Sutherland has specialized in electrical power system studies, teaching and research. After joining GE in 1987, he led a wide variety of power system studies. He worked in GE's Industrial Power Systems Engineering Operation (1987-89), in the Albany office of Installation and Service Engineering (1993-96) and in Power Systems Energy Consulting (1996-2001). He earned his doctorate at Rensselaer Polytechnic Institute. In 2005, he rejoined GE Energy Services as a Senior Power Systems Engineer, where he is a specialist in advanced power system studies.

Dr. Sutherland has also worked at EPRI Solutions, Inc, where he performed research and consulting on electric utility distribution systems. At Superpower, Inc., Dr. Sutherland performed research on superconducting fault current limiters and cables. He has also been employed as an engineer at an electric utility company and in the electronics industry.

Dr. Sutherland is a Fellow of the IEEE. Dr. Sutherland has over thirty publications, including over twelve refereed journal articles, and one patent. He is active in the IEEE Industry Applications Society, where he has been chair of the Power Systems Engineering Committee. He is currently Vice-chair Technical for I&CPS and Chair of the Power Systems Design Editorial Working Group. He is active in the IEEE Schenectady Section where he has been Chair and held many other positions. He is a member of the IEEE Power Engineering Society, the IET (London), CIGRE (Paris) and the Association of Energy Engineers (AEE). He is a Registered Professional Engineer in the states of New York, New Jersey, Pennsylvania and Maine, and is a Chartered Engineer in the UK. His biography has appeared in Marquis Who's Who in America and other

publications. He is a Certified Energy Manager.

Currently, Dr. Sutherland is a Senior Power Systems Engineer at GE Energy Industrial Solutions.

#### **PROGRAMMA**

ore 16.00-19.00

- |           |  |
|-----------|--|
| Ore 16.00 | Introduzione   |
| Ore 16.15 | Peter E. Sutherland, IEEE Fellow, IAS Distinguished Lecturer, 2012-2013<br><i>Electrical Arc-Flash Hazards.</i>  |
| Ore 17.00 | Esperto CEI<br>SC 17A/C "Apparecchiature e quadri protetti AT" del CEI<br><i>L'approccio IEC al rischio da Arc-Flash.</i>  |
| Ore 17.45 | Esperto Funzione Tecnica<br>Qualità, Sicurezza e Ambiente –<br>Enel Distribuzione<br><i>Dispositivi per la protezione dall'arco elettrico: l'esperienza di Enel Distribuzione.</i> |
| Ore 18.30 | Dibattito  |
| Ore 19.00 | Chiusura dei lavori  |

Gli atti dei seminari sono disponibili sul sito  
<http://labduee.ing.uniroma1.it>